

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 55-143682

(43)Date of publication of application : 10.11.1980

(51)Int.Cl.

G06K 7/10

(21)Application number : 54-050613

(71)Applicant : FUJITSU LTD

(22)Date of filing : 24.04.1979

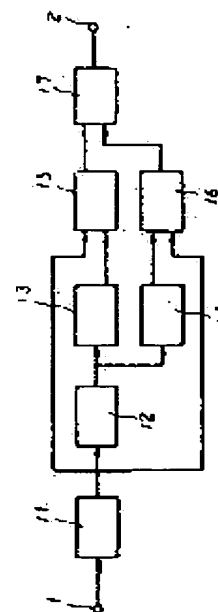
(72)Inventor : KITAGAWA SHUNJI
IKEDA HIROYUKI
FUJIWARA KATSUMI

(54) READ SYSTEM FOR BAR CODE INFORMATION

(57)Abstract:

PURPOSE: To obtain a digital signal corresponding to the bar width of desired code information by extracting positive and negative delay signals of two systems from the differential output of an analog signal corresponding to the code information and then by combining signals obtained by level-slicing the outputs of both the systems.

CONSTITUTION: Bar code information recorded on a recording medium is optically read. Then, the obtained signal is supplied via signal input terminal 1 to differentiating circuit 11, which differentiates an analog signal, corresponding to the bar code, and then supplies its output to delay circuit 12 and slicing circuits 15 and 16. A signal delayed by this delay circuit 12 is input to envelope circuits 13 and 14 to extract delay signals of two systems corresponding to the differential signals of positive and negative polarities. The delay signals of two systems are input to slicing circuits 15 and 16, which level-slice the differential signals from circuit 11 on the basis of the delay signals, and the level-sliced signals are combined by digital signal extracting circuit 17, thereby outputting to signal output terminal 2 a digital signal corresponding to the bar width of desired bar code information.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision]

of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑬ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

昭55—143682

⑤ Int. Cl.³
G 06 K 7/10

識別記号

庁内整理番号
6419—5B

④ 公開 昭和55年(1980)11月10日

発明の数 1
審査請求 未請求

(全 4 頁)

⑭ バーコード情報の読取り方式

川崎市中原区上小田中1015番地
富士通株式会社内

① 特 願 昭54—50613

⑦ 発 明 者 藤原勝美

② 出 願 昭54(1979)4月24日

川崎市中原区上小田中1015番地

③ 発 明 者 北川俊二

富士通株式会社内

川崎市中原区上小田中1015番地

⑧ 出 願 人 富士通株式会社

富士通株式会社内

川崎市中原区上小田中1015番地

④ 発 明 者 池田弘之

⑨ 代 理 人 弁理士 松岡宏四郎

明 細 書

1. 発明の名称

バーコード情報の読取り方式

2. 特許請求の範囲

記録媒体上に記入されたバーコード情報を光学的に読取る装置において、前記バーコード情報に対応するアナログ信号を微分した後、正極性および負極性の微分信号に対応した2系統の遅延信号を抽出し、これら2系統の遅延信号を基準として元の微分信号出力をそれぞれレベルスライスし、さらにそれら両系統のスライス出力を組合すことにより所望のバーコード情報のバー幅に対応したデジタル信号を得るようにしたことを特徴とするバーコード情報の読取り方式。

3. 発明の詳細な説明

この発明は、バーコード情報の読取り方式、特にそのバー幅に対応したデジタル信号を正確かつ安定して抽出するための新しい読取り方式に関するものである。

最近、百貨店やスーパーマーケット等においては、

商品管理の省時化、省力化を図るために Point of sales システムを採用している。このシステムは、商品に貼付された値札面に商品情報をバーコードで記録し、該バーコードを光学的に読取って情報処理装置の入力とするものであり、そのバー幅に当該情報を含ませるのが一般的である。

従来、かかるバー幅の読取り方法として、バーコードに対応したアナログ信号を2階微分動作を行い、この2階微分出力によって当該バー幅に対応するデジタル信号を抽出するものが知られている。しかしながら、かかる読取り方法では、 δ/Δ 比が悪いため安定したデジタル出力を得ることができないうえに、広帯域アンプを必要として回路構成が複雑であるという欠点があった。特に、前者の読取り精度は次段階の信号処理を大きく左右するものであることから、改善が望まれている。

この発明は、上記のような状況から、正確かつ安定したバーコードのバー幅対応デジタル信号を抽出しうる新しい読取り方式の提供を目的とするものである。簡単に述べるとこの発明は、記録媒

体上に記入されたバーコード情報を光学的に読取る装置において、前記バーコード 報に対応するアナログ信号を微分した後、正極性および負極性の微分信号に対応した 2 系統の遅延信号を抽出し、これら 2 系統の遅延信号を基準として元の微分信号出力をそれぞれレベルスライスし、さらにそれら両系統のスライス出力を組合すことにより所望のバーコード情報のバー幅に対応したデジタル信号を得るようにしたことを特徴としている。

以下、この発明の好ましい実施例につき図面を参照してさらに詳細に説明する。

第 1 図はこの発明による読取り方式の 1 例構成を示す概略系統図で、全体として微分回路 11 と、遅延回路 12 と、2 系統のエンベロープ回路 13、14、スライス回路 15、16 と、デジタル信号抽出回路 17 とをそなえている。微分回路 11 は信号入力端子 1 から入力したバーコードに対応するアナログ信号を微分し、遅延回路 12 はこの微分信号出力を所定時間遅延するためのものである。2 系統のエンベロープ回路は各々前記遅延信

- 3 -

上記の構成において、第 2 図 (a) に示すようなバーコードシンボルに対応した第 2 図 (b) のアナログ信号が入力したものとし、これに対する動作例を第 2 図 (c) ~ (f) の波形を参照して説明する。前記アナログ信号は、まず微分回路 11 によって微分された後、3 系統に分岐される。第 2 図 (c) はかかる微分波形を示す。この内 1 系統の微分出力は、遅延回路 12 を通されて所定時間遅れた信号波形として導出された後、さらに 2 系統に分岐されてエンベロープ回路 13、14 に各々印加される。そして、これら回路により第 2 図 (c) に点線曲線 A と B で示すような零レベルをまたぐ正極性および負極性のエンベロープ波形が得られ、それら波形は各々次段の 2 系統のスライス回路 15、16 にスライスレベル信号として入力される。

このとき、これらスライス回路 15、16 の他方の入力端子には前記 2 系統の微分出力が 1 系統ごとと各々個別に入力されるので、これら微分出力と前記各エンベロープ波形とのレベル比較が順次

- 5 -

特開昭 55-143682(2)

号出力のエンベロープ波形を得るためのもので、

13 が正極性波形を、14 が負極性波形をそれぞれ導出する。

スライス回路 15 は、前記微分出力および正極性エンベロープ波形を各々入力し、該エンベロープ波形によって微分波形をレベルスライスするものである。また、スライス回路 16 は負極性エンベロープ波形により、前記微分出力をレベルスライスするためのものである。これらスライス回路は適当なヒステリシス特性を持つコンパレータが用いられる。

要するに、以上の回路によって単位バーコードの前縁部と後縁部が各々個別に検出されることになる。デジタル信号抽出部 17 は、これら各縁部信号すなわち前記スライス出力（デジタル信号）を各々入力して、この両入力信号に反響してその出力状態を各々反転し、結果として前記単位バーコードのバー幅に対応したデジタル信号を抽出するよう構成されている。

なお、図中符号 2 は信号出力端子である。

- 4 -

行われる。ここで、両入力信号のレベル差が零となる点 P1 と P2 において該スライス回路は第 2 図 (d) および (e) に示すようなデジタル出力を発生する。デジタル信号抽出回路 17 はまず正極性スライス回路 15 の前記デジタル出力波形の立上がりに対応して、その出力状態を論理値・0 から・1・に反転し、つまり出力波形の立上りを形成する。次いで負極性スライス回路 16 の前記デジタル出力波形の立上がりに対応して、その出力状態を・1・から・0・に反転し、つまり出力波形の立下りを形成する。第 2 図 (f) はかかるデジタル信号波形を示す。以後、このような動作が繰返される。

かくして、前記デジタル信号抽出回路 17 から前記バーコードシンボルにおける各単位バーコードのバー幅に対応したデジタル信号が時系列で抽出されることになる。以上の実施例によれば、安定した 1 階微分信号と当該微分信号に対応した遅延エンベロープ波形とのレベル比較構成であるので、周波数変動、光量変動に対しても正確かつ

- 6 -

安定した読取り処理が行える。

他方、第3図はこの発明の読取り方式による変形例を示す概略系統図で、微分回路と2系統のスライス回路間の信号処理系統が前記第1図と大きく異なっている。従って、ここではこの信号処理系統のみにつき詳しく述べることにする。これは全体としてそれぞれ2系統のクリップ回路21、22および遅延回路23、24を含んでなる。クリップ回路21は前記微分出力の負極性をクリップし、クリップ回路22は同微分出力の正極性をクリップするものである。また、各遅延回路23、24はさらにクリップ波形を第1図同様、所定時間遅延するものである。しかし、2系統のスライス回路15、16は前記各クリップ波形と各遅延波形とを各々入力して、該遅延波形によりクリップ波形をレベルスライスし、そのレベル比較結果が零となったとき、前記同様バーコードの前縁部と後縁部に対応したデジタル信号を出力する。かくして、これらデジタル出力波形の立上がりによりそれぞれ応答して、デジタル信号抽出回路17が順

- 7 -

21および22：クリップ回路。

代理人 井 理 士 松 岡 宏 四 郎

特開昭55-143662(3)

次作動することにより、前記同様各単位バーコードのバー幅に対応したデジタル信号が抽出されることになる。

かかる変形例による読取り方式においても、前述の実施例によるものと同様に、周波数変動、光量変動に対して良好な読取り処理が行える。

以上の説明から明らかなように、この発明のバーコード情報の読取り方式によれば、正確かつ安定したバー幅対応デジタル信号の抽出が行えるという利点がある。従って、この発明を例えばPOSシステムに適用すれば極めて有利である。

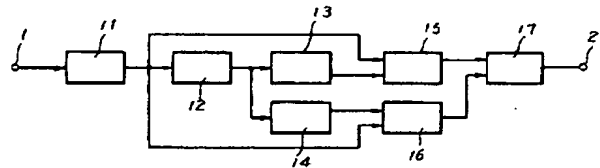
4. 図面の簡単な説明

第1図はこの発明に係るバーコード情報の読取り方式の1実施例を示す概略系統図、第2図は第1図の動作を説明するための信号波形図、第3図はこの発明の他の実施例を示す概略系統図である。

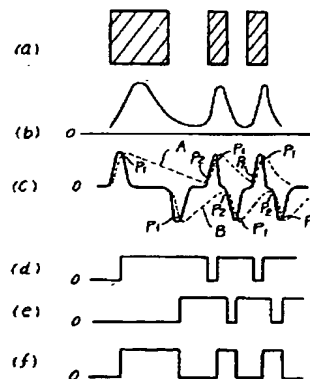
1：信号入力端子、2：信号出力端子、11：微分回路、12、23および24：遅延回路、13および14：エンベロープ回路、15および16：スライス回路、17：デジタル信号抽出回路、

- 8 -

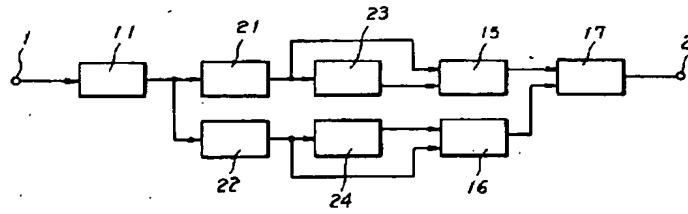
第 1 図



第 2 図



- 9 -



第 3 図